



I_clk

I_rst

I_wave_sel

A

Circuit séquentiel

Générateur de signal qui oscile cicliquement
entre 4 valeur sur state_reg.

B

Circuit séquentiel

Compteur/décompteur contrôlé par I_u_d avec
des triggers sur des valeurs spécifiques de
(SR_val_reg, I_u_d).

C

Circuit séquentiel

Tableau de valeurs (sinusoïdales) qui renvoi la
valeur à l'adresse demandée.

D

Circuit séquentiel

Tableau de valeurs (linéairement croissante) qui
renvoi la valeur à l'adresse demandée.

E

Circuit séquentiel

Tableau de valeurs (dent de scie) qui renvoi la
valeur à l'adresse demandée.

F

Circuit combinatoire

C'est un multiplexer 4 entrées + entrée de
sélection.

G

Circuit combinatoire

Inverseur de signe de I_din sur O_dout.

H

Circuit combinatoire

C'est un multiplexer 2 entrées + entrée de
sélection.

I

Circuit séquentiel

Registre synchrone qui renvoi I_din sur O_dout au
front montant de I_clk jusqu'au prochain front
montant.



O_{wav}